

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problems Mailbox.**

AF



(12) **EUROPÄISCHE PATENTANMELDUNG**

(43) Veröffentlichungstag:
27.06.2001 Patentblatt 2001/26

(51) Int Cl.7: **C23C 14/02**, C23C 14/16,
C23C 14/58

(21) Anmeldenummer: 00126982.8

(22) Anmeldetag: 08.12.2000

(84) Benannte Vertragsstaaten:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE TR
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

(72) Erfinder:
• Beltel, Gerhard, Dr.
80335 München (DE)
• Sänger, Annette, Dr.
01099 Dresden (DE)
• Hartner, Walter
81829 München (DE)

(30) Priorität: 10.12.1999 DE 19959711

(71) Anmelder: Infineon Technologies AG
81669 München (DE)

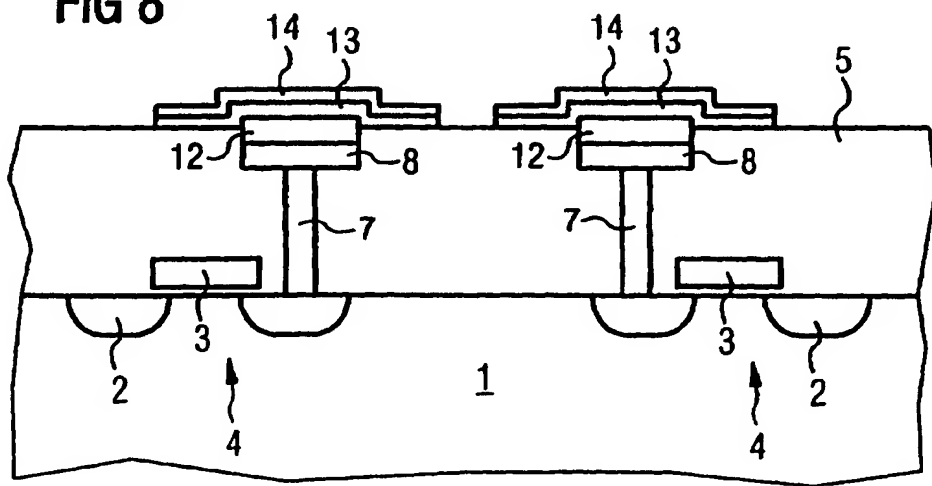
(74) Vertreter: Ginzel, Christian et al
Zimmermann & Partner,
Postfach 33 09 20
80069 München (DE)

(54) **Verfahren zur Herstellung einer strukturierten Metallschicht**

(57) Die Erfindung stellt Verfahren bereit, mit denen auch Edelmetallelektroden mittels herkömmlicher CMP-Schritte, insbesondere mit Hilfe herkömmlicher Slurries, wie sie für die Strukturierung von unedlen Metallen bereits verwendet werden, strukturiert werden

können. Durch die Bildung einer Legierung sind die chemisch aktiven Komponenten der Slurry in der Lage, den Zusatz zu dem Edelmetall in der Legierung angreifen, wodurch sich die Oberfläche der Legierungsschicht aufräut und der mechanische Abtrag des Edelmetalls erhöht wird.

FIG 8



EP 1 111 083 A2

Beschreibung

[0001] Die Erfindung betrifft Verfahren zur Herstellung einer strukturierten Metallschicht, insbesondere ein Verfahren zur Herstellung einer Elektrode und insbesondere ein Verfahren zur Herstellung einer Elektrode für einen Speicherkondensator einer integrierten Speicheranordnung.

[0002] Um die in einem Speicherkondensator einer Speicherzelle gespeicherte Ladung reproduzierbar auslesen zu können, sollte die Kapazität des Speicherkondensators mindestens einen Wert von etwa 30 fF besitzen. Gleichzeitig mußte und muß die laterale Ausdehnung des Kondensators ständig verkleinert werden, um eine Erhöhung der Speicherdichte erzielen zu können. Diese an sich gegenläufigen Anforderungen an den Kondensator der Speicherzelle führten und führen zu einer immer komplexeren Strukturierung des Kondensators ("Trench-Kondensatoren", "Stack-Kondensatoren", "Kronen-Kondensatoren"), um trotz kleiner werdender lateraler Ausdehnung des Kondensators eine ausreichende Kondensatorfläche bereitstellen zu können. Dementsprechend wird jedoch die Herstellung des Kondensators immer aufwendiger und damit immer teurer.

[0003] Ein weiterer Weg, eine ausreichende Kapazität des Kondensators zu gewährleisten, liegt in der Verwendung anderer Materialien zwischen den Kondensatorelektroden. In letzter Zeit werden daher anstatt des herkömmlichen Siliziumoxids/ Siliziumnitrids neue Materialien, insbesondere hoch- ϵ Paraelektrika und Ferroelektrika, zwischen den Kondensatorelektroden einer Speicherzelle verwendet. Diese neuen Materialien besitzen eine deutlich höhere relative Dielektrizitätskonstante (> 20) als das herkömmliche Siliziumoxid/Siliziumnitrid (< 8). Daher kann durch den Einsatz dieser Materialien, bei gleicher Kapazität und gleicher lateraler Ausdehnung der Speicherzelle, die benötigte Kondensatorfläche und damit die benötigte Komplexität der Strukturierung des Kondensators deutlich vermindert werden. Beispielsweise kommen Bariumstrontiumtitanat (BST, $(\text{Ba}, \text{Sr})\text{TiO}_3$), Bleizirkonattitanat (PZT, $\text{Pb}(\text{Zr}, \text{Ti})\text{O}_3$) bzw. Lanthan-dotiertes Bleizirkonattitanat oder Strontiumwismuttantalat (SBT, $\text{SrBi}_2\text{Ta}_2\text{O}_9$) zum Einsatz.

[0004] Neben herkömmlichen DRAM-Speicherbausteinen werden in Zukunft auch ferroelektrische Speicheranordnungen, sogenannte FRAM's, eine wichtige Rolle spielen. Ferroelektrische Speicheranordnungen besitzen gegenüber herkömmlichen Speicheranordnungen, wie beispielsweise DRAMs und SRAMs, den Vorteil, daß die gespeicherte Information auch bei einer Unterbrechung der Spannungs- bzw. Stromversorgung nicht verloren geht sondern gespeichert bleibt. Diese Nichtflüchtigkeit ferroelektrischer Speicheranordnungen beruht auf der Tatsache, daß bei ferroelektrischen Materialien die durch ein äußeres elektrisches Feld eingeprägte Polarisation auch nach Abschalten des äußeren elektrischen Feldes im wesentlichen beibehalten

wird. Auch für ferroelektrische Speicheranordnungen kommen die bereits genannten neuen Materialien wie Bleizirkonattitanat (PZT, $\text{Pb}(\text{Zr}, \text{Ti})\text{O}_3$) bzw. Lanthan-dotiertes Bleizirkonattitanat oder Strontiumwismuttantalat (SBT, $\text{SrBi}_2\text{Ta}_2\text{O}_9$) zum Einsatz.

[0005] Leider bedingt die Verwendung der neuen Paraelektrika bzw. Ferroelektrika auch die Verwendung neuer Elektrodenmaterialien. Die neuen Paraelektrika bzw. Ferroelektrika werden üblicherweise auf bereits vorhandenen Elektroden (untere Elektrode) abgeschieden. Die Prozessierung erfolgt unter hohen Temperaturen, bei denen die Materialien, aus denen normalerweise die Kondensatorelektroden bestehen, so z.B. dotiertes Polysilizium, leicht oxidiert werden und ihre elektrisch leitenden Eigenschaften verlieren, was zum Ausfall der Speicherzelle führen würde.

[0006] Wegen ihrer guten Oxidationsbeständigkeit und/oder der Ausbildung elektrisch leitfähiger Oxide gelten 4d und 5d Übergangsmetalle, insbesondere Edelmetalle wie Ru, Rh, Pd, Os, Ir und insbesondere Pt, als aussichtsreiche Kandidaten, die dotiertes Silizium/Polysilizium als Elektrodenmaterial ersetzen könnten.

[0007] Leider hat sich herausgestellt, daß die oben genannten, in integrierten Schaltungen neu eingesetzten Elektrodenmaterialien zu einer Klasse von Materialien gehören, die sich nur schwer strukturieren lassen. Beispielsweise gehören diese Materialien zu den chemisch nur schwer oder gar nicht ätzbaren Materialien, bei denen der Ätzabtrag, auch bei der Verwendung "reaktiver" Gase, überwiegend oder fast ausschließlich auf dem physikalischen Anteil der Ätzung beruht. Darüber hinaus erweisen sich diese Materialien auch bei der Verwendung von sogenannten CMP-Verfahren (chemical mechanical polishing) als äußerst widerstandsfähig.

[0008] Bei herkömmlichen Polierverfahren wird auf das zu polierende Substrat eine Polierlösung, eine sogenannte "Slurry", aufgebracht, welche abrasive Partikel enthält. Während des eigentlichen Poliervorgangs wird dann ein sogenanntes "Pad" gegen die Oberfläche des Substrats gedrückt und Pad und Substrat relativ zueinander bewegt. Durch den von dem Pad ausgeübten Druck werden die abrasiven Partikel gegen die Oberfläche des Substrats gedrückt, und durch die relative Bewegung von Pad und Substrat kommt es zu einem Abtrag von Material von der Oberfläche des Substrats. In der Regel hängt dabei die Geschwindigkeit des Abtrags von dem ausgeübten Druck, der relativen Geschwindigkeit und den ausgewählten abrasiven Teilchen ab. Um die Geschwindigkeit des Abtrags zu erhöhen bzw. nur ganz spezifische Materialien von der Oberfläche zu entfernen, können der Slurry chemische Komponenten hinzugegeben werden, die mit dem Material der Substratoberfläche bzw. mit einem bestimmten Material auf der Oberfläche reagieren. So werden beispielsweise bei der Erzeugung von Verdrahtungsebenen der Slurry Komponenten beigefügt, die mit dem Aluminium auf der Oberfläche reagieren. Als Ergebnis eines derartigen CMP-

Schrittes erhält man eine Aluminiumverdrahtung, bei der Aluminiumstrukturen mit den Isolationsstrukturen eine ebene Oberflächen bilden. So können auf einfache und kostengünstige Weise Aluminiumleiterbahnen erzeugt werden (Damascene-Technik).

[0009] Bei den neuen Elektrodenmaterialien ist aufgrund der Inertheit der Materialien die mechanische Komponente eines CMP-Schrittes, d.h. die mechanische Wirkung der abrasiven Partikel, sehr wichtig, um die Materialien von einer Substratoberfläche zu entfernen. Dementsprechend können diese Materialien nur mit einer sehr geringen Abtragsrate von der Substratoberfläche entfernt werden. Darüber hinaus erhöht sich die Gefahr von Kratzerbildungen, welche einen Chip unbrauchbar machen können. Versuche mit sehr aggressiven chemischen Komponenten in der Slurry führten andererseits nicht zu den gewünschten Ergebnissen.

[0010] Der vorliegenden Erfindung liegt daher die Aufgabe zugrunde, ein Verfahren zur Herstellung einer strukturierten Schicht anzugeben, das es ermöglicht, auch Edelmetallelektroden zu strukturieren, und das die Nachteile der herkömmlichen Verfahren mindert bzw. vermeidet. Diese Aufgabe wird von dem Verfahren zur Herstellung einer strukturierten Schicht gemäß des unabhängigen Patentanspruchs 1 sowie des unabhängigen Patentanspruchs 8 gelöst. Die so hergestellten strukturierten Schichten werden vorzugsweise als Elektroden in Speicherezellen eingesetzt. Weitere vorteilhafte Ausführungsformen, Ausgestaltungen und Aspekte der vorliegenden Erfindung ergeben sich aus den abhängigen Patentansprüchen, der Beschreibung und den beiliegenden Zeichnungen.

[0011] Erfindungsgemäß wird ein Verfahren zur Herstellung einer strukturierten Schicht mit den folgenden Schritten bereitgestellt:

a) ein vorstrukturiertes Substrat wird bereitgestellt;

b) ein Edelmetall und ein Donormaterial, welches einen Zusatz enthält, der kein Edelmetall ist, werden in zwei oder mehr Schichten auf das vorstrukturierte Substrat aufgebracht;

c) die Schichten werden einer Wärmebehandlung bei einer Temperatur zwischen etwa 400 °C und etwa 800 °C unterworfen, so daß der Zusatz in das Edelmetall diffundiert und eine Legierungsschicht entsteht; und

d) die Legierungsschicht wird chemisch-mechanisch poliert.

[0012] Weiterhin wird erfindungsgemäß ein Verfahren zur Herstellung einer strukturierten Schicht mit den folgenden Schritten bereitgestellt:

a) ein vorstrukturiertes Substrat wird bereitgestellt;

b) ein Edelmetall und ein Zusatz, der kein Edelmetall ist, werden gleichzeitig mit einem PVD-Verfahren auf das vorstrukturierte Substrat aufgebracht; so daß eine Legierungsschicht entsteht; und

c) die Legierungsschicht wird chemisch-mechanisch poliert.

[0013] Die erfindungsgemäßen Verfahren besitzen den Vorteil, daß auch Edelmetallelektroden mittels herkömmlicher CMP-Schritte, insbesondere mit Hilfe herkömmlicher Slurries, wie sie für die Strukturierung von unedlen Metallen bereits verwendet werden, strukturiert werden können. Ohne sich einschränken zu wollen sind die Erfinder der Auffassung, daß sich dies dadurch erklären läßt, daß die chemisch aktiven Komponenten der Slurry den Zusatz zu dem Edelmetall in der Legierung angreifen, wodurch sich die Oberfläche der Legierungsschicht aufräut und dadurch der chemisch-mechanische Abtrag des Edelmetalls erhöht wird. Jedoch bleiben die gute elektrische Leitfähigkeit und die Inertheit, insbesondere hinsichtlich Gasphasen CVD-Prozessen mit anschließenden Wärmebehandlungen, der ursprünglichen Edelmetallschicht bei der so gebildeten Legierungsschicht im wesentlichen erhalten. Erfindungsgemäß wird eine somit eine Elektrode geschaffen, welche eine sehr gute elektrische Leitfähigkeit aufweist. Darüber hinaus ist die Elektrode bei Gasphasen CVD-Abscheidungen und anschließenden Wärmebehandlungen (Annealprozessen) weitestgehend inert. Das Verhalten der Elektroden bei naßchemischen Polier- und Strukturierungsvorgängen ist jedoch durch die erfindungsgemäße Modifikation derart verändert, daß die Elektroden mit herkömmlichen Slurries behandelbar sind.

[0014] Bevorzugt umfaßt das Donormaterial im wesentlichen nur den Zusatz. So kann beispielsweise eine reine Titanschicht auf einer Platinschicht erzeugt werden. Durch die anschließende Wärmebehandlung diffundiert das Titan in das Platin, so daß eine Platin/Titan Legierung entsteht. Als Donormaterial kann jedoch auch Titanoxidschicht (TiO_x) verwendet werden. Durch die anschließende Wärmebehandlung diffundiert nur das Titan in das Platin, so daß einerseits eine Platin/Titan Legierung entsteht andererseits eine Titanoxidschicht mit einer anderen stöchiometrischen Zusammensetzung auf der Legierungsschicht zurückbleibt. Diese Titanoxidschicht wird durch zusätzlich Ätzschritt, beispielsweise mit HF oder HCL, von der Legierungsschicht entfernt.

[0015] Bevorzugte Edelmetalle, die in Zusammenhang mit der vorliegenden Erfindung Verwendung finden, sind die Edelmetalle aus der Nebengruppe 8b des Periodensystems der Elemente sowie Gold(Au). Zur Gruppe 8b gehören Osmium(Os), Iridium(Ir) und Platin(Pt), wobei Ir und Pt besonders bevorzugt sind.

[0016] Der Zusatz, der kein Edelmetall ist, kann bevorzugt ausgewählt werden aus Ti, Ta, W, Bi, Ir, Ru und/

oder Pd.

[0017] Das Donormaterial, das den Zusatz enthält, kann bevorzugt ausgewählt werden aus Ti, TiN, Ta, TaN, W, WN, Bi, BiO_x, IrO_x, IrHfO_x, RuO_x, und/oder PdO_x.

[0018] Als besonders wirksam und gut handhabbar hat sich erwiesen, wenn der Nichtedelmetallanteil in der Legierungsschicht zwischen etwa 5 und etwa 30 Atom-% beträgt.

[0019] Gemäß einer bevorzugten Ausführungsform wird die Legierungsschicht aus mehreren Schichten erzeugt. Es ist sowohl die Schichtenabfolge Edelmetall (EM)/Donormaterial(X) als auch die umgekehrte Abfolge X/EM möglich. Auch Mehrfache der genannten Schichtenabfolgen sind geeignet, beispielsweise EM/X/EM/X, EM/X/EM/X/EM/X etc. sowie X/EM/X/EM, X/EM/X/EM/X/EM etc. Schließlich ergeben sich die erfindungsgemäßen Vorteile auch bei einer Abfolge einer ungeradzahlig Schichtenanzahl, wie beispielsweise X/EM/X, X/EM/X/EM/X etc. und EM/X/EM/X/EM etc.

[0020] Gemäß einer weiteren bevorzugten Ausführungsform wird für das chemisch-mechanische Polieren eine Slurry verwendet, die Wasser, abrasive Partikel und zumindest ein Oxidationsmittel enthält. Insbesondere ist bevorzugt, wenn als abrasiven Partikel Al₂O₃-Partikel oder SiO₂-Partikel verwendet werden und/oder als Oxidationsmittel H₂O₂ verwendet wird. Weiterhin ist bevorzugt, wenn die Slurry zumindest einen Stabilisator, vorzugsweise Polyacrylsäure, aufweist.

[0021] Die Erfindung wird nachfolgend anhand von Figuren der Zeichnung näher dargestellt. Es zeigen:

Fig. 1 - 8 ein Verfahren zur Herstellung einer strukturierten Schicht nach einem ersten Ausführungsbeispiel der Erfindung im Rahmen der Herstellung einer Speicherzelle,

Fig. 9 - 12 ein weiteres Verfahren zur Herstellung einer strukturierten Schicht nach einem zweiten Ausführungsbeispiel der Erfindung, und

Fig. 13 - 18 ein Verfahren zur Herstellung einer strukturierten Schicht nach einem dritten Ausführungsbeispiel.

[0022] Fig. 1 zeigt ein Siliziumsubstrat 1 mit bereits fertiggestellten Transistoren 4. Die Transistoren bilden mit den noch zu erzeugenden Speicherkondensatoren die Speicherzellen, die der Speicherung der binären Informationen dienen. Die Transistoren 4 weisen jeweils zwei Diffusionsgebiete 2 auf, welche an der Oberfläche des Siliziumsubstrats 1 angeordnet sind. Zwischen den Diffusionsgebieten 2 der Transistoren 4 sind die Kanalzonen angeordnet, die durch das Gateoxid von den Gateelektroden 3 auf der Oberfläche des Siliziumsubstrats 1 getrennt sind. Die Transistoren 4 werden nach den im Stand der Technik bekannten Verfahren hergestellt, die

hier nicht näher erläutert werden.

[0023] Auf das Siliziumsubstrat 1 mit den Transistoren 4 wird eine isolierende Schicht 5, beispielsweise eine SiO₂-Schicht aufgebracht. In Abhängigkeit des für die Herstellung der Transistoren 4 verwendeten Verfahrens können auch mehrere isolierende Schichten aufgebracht werden. Die sich daraus ergebende Struktur ist in Fig. 1 gezeigt.

[0024] Anschließend werden durch eine Phototechnik die Kontaktlöcher 6 erzeugt. Diese Kontaktlöcher 6 stellen eine Verbindung zwischen den Transistoren 4 und den noch zu erzeugenden Speicherkondensatoren her. Die Kontaktlöcher 6 werden beispielsweise durch eine anisotrope Ätzung mit fluorhaltigen Gasen erzeugt. Die sich daraus ergebende Struktur ist in Fig. 2 gezeigt.

[0025] Nachfolgend wird ein leitfähiges Material 7, beispielsweise insitu dotiertes Polysilizium, auf die Struktur aufgebracht. Dies kann beispielsweise durch ein CVD-Verfahren geschehen. Durch das Aufbringen des leitfähigen Materials 7 werden die Kontaktlöcher 6 vollständig ausgefüllt und es entsteht eine zusammenhängende leitfähige Schicht auf der isolierenden Schicht 5 (Fig. 3). Anschließend folgt ein CMP-Schritt ("Chemical Mechanical Polishing"), der die zusammenhängende leitfähige Schicht auf der Oberfläche der isolierenden Schicht 5 entfernt und eine ebene Oberfläche erzeugt.

[0026] Im weiteren werden Vertiefungen in der isolierenden Schicht 5 überlappend zu den Kontaktlöchern 6 gebildet. Diese Vertiefungen werden nun mit Barrierematerial 8, beispielsweise Iridiumoxid; bis zu einer vorgegebenen Höhe gefüllt. Dies geschieht in dem das Barrierematerial 8 ganzflächig abgeschieden und nachfolgend eine anisotrope Ätzung durchgeführt wird. Die anisotrope Ätzung wird solange durchgeführt bis die vorgegebene Höhe in den Vertiefungen erreicht ist. Die sich daraus ergebende Struktur ist in Fig. 4 gezeigt.

[0027] Damit ist der erste Schritt a) des erfindungsgemäßen Verfahrens abgeschlossen. Ein vorstrukturisiertes Substrat, auf das nun im folgenden das Edelmetall und/oder das Donormaterial aufgebracht werden kann, wurde bereitgestellt.

[0028] Anschließend wird bei dieser Ausführungsform der vorliegenden Erfindung ein Edelmetall, beispielsweise Platin, ganzflächig auf die in Fig. 4 gezeigte Struktur abgeschieden. Die Edelmetallschicht 9, wird durch ein Sputter-Verfahren bei einer Temperatur von etwa 500°C aufgebracht. Die sich daraus ergebende Struktur ist in Fig. 5 gezeigt. Anschließend wird eine Titanschicht 10, als Donormaterial, auf der Edelmetallschicht 9 erzeugt. Dies kann beispielsweise durch ein Sputterverfahren geschehen. Die sich daraus ergebende Struktur ist in Fig. 6 gezeigt.

[0029] Es folgt eine Wärmebehandlung (Temperung) bei einer Temperatur von etwa 700 °C, so daß das Titan der Titanschicht 10 als Zusatz in die Platinschicht 9 diffundiert und eine Legierungsschicht 11 entsteht. Die Dicke der Titanschicht 10 ist dabei so gewählt, daß das

Titan vollständig in die Platinschicht 9 diffundiert, so daß an der Oberfläche der Legierungsschicht 11 im wesentlichen kein Titan zurückbleibt. Die sich daraus ergebende Struktur ist in Fig. 7 gezeigt.

[0030] Anschließend wird ein CMP-Schritt durchgeführt, wobei die Legierungsschicht 11 von der Oberfläche des Substrats entfernt. Nur die Teile der Legierungsschicht 11, die in den Vertiefungen oberhalb der Barrieren 8 angeordnet sind, bleiben zurück. Diese Teile der Legierungsschicht 11 bilden später die unteren Elektroden 12 für die noch zu erzeugenden Kondensatoren der Speicherzellen. Für den CMP-Schritt wird beispielsweise eine Slurry mit 1 bis 5 Gewichts-% abrasiver Al_2O_3 -Partikel und 2 bis 10 Gewichts-% H_2O_2 als Oxidationmittel verwendet. Die Verwendung einer herkömmlichen Slurry ist möglich, da die Eigenschaften der Legierungsschicht durch das eindiffundierte Titan so verändert sind, daß auch mit herkömmlichen Slurries ein chemomechanischer Abtrag erreicht werden kann.

[0031] Nach dem CMP-Schritt wird die isolierenden Schicht 5 durch eine anisotrope Ätzung zurückgeätzt, so daß die Elektroden 12 etwas von der Oberfläche der isolierenden Schicht 5 hervorstehen. Dies erhöht im weiteren die Kondensatorfläche des noch zu erzeugenden Speicherkondensators. Es folgt die Erzeugung einer ferroelektrischen Schicht. Ein SBT Film 13 wird mit Hilfe eines CVD Prozesses auf so vorbereitete Substrat abgeschieden. Der CVD Prozeß wird bei einer Substrattemperatur von 385°C und einem Kammerdruck von etwa 1200 Pa durchgeführt. Der Sauerstoffanteil im Gasgemisch beträgt 60%. Dabei wird der SBT Film 13 als amorpher Film abgeschieden. Dementsprechend zeigt der SBT Film 13 im wesentlichen noch keine ferroelektrischen Eigenschaften. Anschließend wird das abgeschiedene, amorphe SBT 13 bei einer Temperatur zwischen 600 bis 750°C für 10 bis 30 min in einer Sauerstoffatmosphäre getempert, wodurch die ferroelektrischen Eigenschaften der SBT 13 erzeugt werden.

[0032] Anschließend wird die obere Elektrode der Speicherkondensatoren ganzflächig abgeschieden. Wiederum werden wegen ihrer guten Oxidationsbeständigkeit und/oder der Ausbildung elektrisch leitfähiger Oxide können 4d und 5d Übergangsmetalle, insbesondere Platinmetalle (Ru, Rh, Pd, Os, Ir, Pt) und insbesondere Platin selbst, als Elektrodenmaterial eingesetzt. Die Edelmetallschicht 14, beispielsweise Platin, wird beispielsweise durch ein Sputterverfahren mit einer Sputtertemperatur von etwa 300 bis 550°C aufgebracht. Nach dem Aufbringen der oberen Elektrode wird wiederum eine Temperung durchgeführt, um die Grenzschicht zwischen der ferroelektrischen Schicht 13 und der oberen Elektrode 14 auszuheilen. Die Edelmetallschicht 14 und die ferroelektrische Schicht 13 werden anschließend mit Hilfe eines anisotropen Ätzverfahrens strukturiert, so daß die in Fig. 8 gezeigte Struktur entsteht.

[0033] Damit sind die Speicherzellen im wesentlichen fertiggestellt. Es folgen weitere Schritte zur Isolierung

der einzelnen Speicherzellen und zur Herstellung der Verdrahtung der Speicheranordnung. Die dabei verwendeten Verfahren gehören jedoch zum Stand der Technik, die hier nicht näher erläutert werden.

5 [0034] Die Figuren 9 bis 12 zeigen ein weiteres Verfahren zur Herstellung einer strukturierten Schicht nach einem zweiten Ausführungsbeispiel der Erfindung. Der erste Schritt a) des Verfahrens gemäß der zweiten Ausführungsform der vorliegenden Erfindung entspricht dabei dem, was in Zusammenhang mit den Figuren 1 bis 4 erläutert wurde, so daß auf eine Wiederholung verzichtet werden kann.

10 [0035] Auch bei dieser Ausführungsform der vorliegenden Erfindung wird ein Edelmetall, beispielsweise Platin, ganzflächig auf die in Fig. 4 gezeigte Struktur abgeschieden. Die Edelmetallschicht 9, wird durch ein Sputter-Verfahren bei einer Temperatur von etwa 500°C aufgebracht. Die sich daraus ergebende Struktur ist in Fig. 9 gezeigt. Anschließend wird eine Titanoxidschicht 15, als Donormaterial, auf der Edelmetallschicht 9 erzeugt. Dies kann beispielsweise durch ein CVD-Verfahren in geschehen. Die sich daraus ergebende Struktur ist in Fig. 10 gezeigt.

15 [0036] Es folgt eine Wärmebehandlung (Temperung) bei einer Temperatur von etwa 700 °C in einer Sauerstoffatmosphäre, so daß das Titan der Titanoxidschicht 15 als Zusatz in die Platinschicht 9 diffundiert und eine Legierungsschicht 16 entsteht. Ein Teil des Titans diffundiert dabei auch entlang der Korngrenzen innerhalb der Platinschicht 9. Auf dem Weg entlang der Korngrenzen wird das Titan durch den Sauerstoff der Sauerstoffatmosphäre oxidiert, so daß entlang der Korngrenzen auch Titanoxid vorhanden ist. Durch die Wärmebehandlung bleibt eine Titanoxidschicht mit einer anderen stöchiometrischen Zusammensetzung auf der Legierungsschicht zurück. Diese Titanoxidschicht wird durch einen zusätzlichen Ätzschritt, beispielsweise mit HF oder HCL, von der Legierungsschicht 16 entfernt. Die sich daraus ergebende Struktur ist in Fig. 11 gezeigt.

20 [0037] Anschließend wird wiederum ein CMP-Schritt durchgeführt, wobei die Legierungsschicht 16 von der Oberfläche des Substrats entfernt. Nur die Teile der Legierungsschicht 16, die in den Vertiefungen oberhalb der Barrieren 8 angeordnet sind, bleiben zurück. Diese Teile der Legierungsschicht 16 bilden später die unteren Elektroden 12 für die noch zu erzeugenden Kondensatoren der Speicherzellen. Für den CMP-Schritt wird beispielsweise eine Slurry mit 1 bis 5 Gewichts-% abrasiver Al_2O_3 -Partikel und 2 bis 10 Gewichts-% H_2O_2 als Oxidationmittel verwendet. Die Verwendung einer herkömmlichen Slurry ist möglich, da die Eigenschaften der Legierungsschicht durch das eindiffundierte Titan sowie das Titanoxid so verändert sind, daß auch mit herkömmlichen Slurries ein chemomechanischer Abtrag erreicht werden kann.

25 [0038] Es folgen wiederum das Zurückätzen der isolierenden Schicht 5, das Aufbringen und Tempern der ferroelektrischen Schicht 13 sowie das Aufbringen der

oberen Elektrode 14 und das Strukturieren der oberen Elektrode 14 und der ferroelektrischen Schicht 13, so daß sich die Figur 12 gezeigte Situation ergibt.

[0039] Die Figuren 13 bis 18 zeigen ein weiteres Verfahren zur Herstellung einer strukturierten Schicht nach einem dritten Ausführungsbeispiel der Erfindung. Der ersten Schritte des Verfahrens entsprechen dabei dem, was in Zusammenhang mit den Figuren 1 bis 2 erläutert wurde, so daß auf eine Wiederholung verzichtet werden kann.

[0040] Leitfähiges Material 7, beispielsweise insitu dotiertes Polysilizium, wird nun auf die Struktur aufgebracht. Dies kann beispielsweise durch ein CVD-Verfahren geschehen. Durch das Aufbringen des leitfähigen Materials 7 werden die Kontaktlöcher 6 vollständig ausgefüllt und es entsteht eine zusammenhängende leitfähige Schicht auf der isolierenden Schicht 5 (Fig. 13). Anschließend folgt ein CMP-Schritt ("Chemical Mechanical Polishing"), der die zusammenhängende leitfähige Schicht auf der Oberfläche der isolierenden Schicht 5 entfernt und eine ebene Oberfläche erzeugt.

[0041] Im weiteren werden Vertiefungen in der isolierenden Schicht 5 überlappend zu den Kontaktlöchern 6 gebildet. Diese Vertiefungen werden nun mit Barrierematerial 8, beispielsweise Iridiumoxid, bis zu einer vorgegebenen Höhe gefüllt. Dies geschieht in dem das Barrierematerial 8 ganzflächig abgeschieden (Fig. 14) und nachfolgend ein CMP-Schritt durchgeführt wird. Geeignete CMP-Verfahren sind beispielsweise in der Anmeldung beschrieben, auf die hiermit Bezug genommen wird. Anschließend wird eine weitere isolierende Schicht 20, beispielsweise SiO_2 , abgeschieden, welche entsprechend der noch zu erzeugenden Elektroden 12 strukturiert wird. Die sich daraus ergebende Struktur ist in Fig. 15 gezeigt.

[0042] Damit ist der erste Schritt a) des erfindungsgemäßen Verfahrens abgeschlossen. Ein vorstrukturiertes Substrat, auf das nun im folgenden das Edelmetall und/oder das Donormaterial aufgebracht werden kann, wurde bereitgestellt.

[0043] Anschließend wird bei dieser Ausführungsform der vorliegenden Erfindung ein Edelmetall, beispielsweise Platin, ganzflächig auf die in Fig. 15 gezeigte Struktur abgeschieden. Die Edelmetallschicht 9, wird durch ein Sputter-Verfahren bei einer Temperatur von etwa 500°C aufgebracht. Anschließend wird eine Titanschicht 10, als Donormaterial, auf der Edelmetallschicht 9 erzeugt. Dies kann beispielsweise durch ein Sputterverfahren geschehen. Die sich daraus ergebende Struktur ist in Fig. 16 gezeigt.

[0044] Es folgt eine Wärmebehandlung (Temperung) bei einer Temperatur von etwa 700 °C, so daß das Titan der Titanschicht 10 als Zusatz in die Platinschicht 9 diffundiert und eine Legierungsschicht entsteht. Die Dicke der Titanschicht 10 ist dabei so gewählt, daß das Titan vollständig in die Platinschicht 9 diffundiert, so daß an der Oberfläche der Legierungsschicht im wesentlichen kein Titan zurückbleibt.

[0045] Anschließend wird ein CMP-Schritt durchgeführt, wobei die Legierungsschicht von der Oberfläche des Substrats entfernt. Nur die Teile der Legierungsschicht, die in den Vertiefungen in der isolierenden Schicht 20 oberhalb der Barrieren 8 angeordnet sind, bleiben zurück. Diese Teile der Legierungsschicht bilden später die unteren Elektroden 12 für die noch zu erzeugenden Kondensatoren der Speicherzellen. Für den CMP-Schritt wird beispielsweise eine Slurry mit 1 bis 5 Gewichts-% abrasiver Al_2O_3 -Partikel und 2 bis 10 Gewichts-% H_2O_2 als Oxidationsmittel verwendet. Die Verwendung einer herkömmlichen Slurry ist möglich, da die Eigenschaften der Legierungsschicht durch das eindiffundierte Titan so verändert sind, daß auch mit herkömmlichen Slurries ein chemomechanischer Abtrag erreicht werden kann.

[0046] Nach dem CMP-Schritt wird die isolierende Schicht 20 durch eine anisotrope Ätzung zurückgeätzt, so daß die Elektroden 12 etwas von der Oberfläche der isolierenden Schicht 20 hervorstehen. Dies erhöht im weiteren die Kondensatorfläche des noch zu erzeugenden Speicherkondensators. Es folgt wiederum das Aufbringen und Tempern der ferroelektrischen Schicht 13 sowie das Aufbringen der oberen Elektrode 14 und das Strukturieren der oberen Elektrode 14 und der ferroelektrischen Schicht 13, so daß sich die Figur 12 gezeigte Situation ergibt.

30 Patentansprüche

1. Verfahren zur Herstellung einer strukturierten Schicht mit den folgenden Schritten:

a) ein vorstrukturiertes Substrat wird bereitgestellt;

b) ein Edelmetall und ein Donormaterial, welches einen Zusatz enthält, der kein Edelmetall ist, werden in zwei oder mehr Schichten auf das vorstrukturierte Substrat aufgebracht;

c) die Schichten werden einer Wärmebehandlung bei einer Temperatur zwischen etwa 400 °C und etwa 800 °C unterworfen, so daß der Zusatz in das Edelmetall diffundiert und eine Legierungsschicht entsteht; und

d) die Legierungsschicht wird chemisch-mechanisch poliert.

2. Verfahren nach Anspruch 1, dadurch gekennzeichnet, daß das Donormaterial im wesentlichen nur den Zusatz umfaßt.

3. Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß

das Donormaterial vor dem Edelmetall auf das Substrat aufgebracht wird.

4. Verfahren nach Anspruch 2,
dadurch gekennzeichnet, daß
mehrere Schichten des Donormaterials und zumindest eine Schicht des Edelmetalls abwechselnd aufgebracht werden, wobei mit einer Schicht des Donormaterials begonnen wird.
5. Verfahren nach Anspruch 1 oder 2,
dadurch gekennzeichnet, daß
das Edelmetall vor dem Donormaterial auf das Substrat aufgebracht wird.
6. Verfahren nach Anspruch 2,
dadurch gekennzeichnet, daß
mehrere Schichten des Edelmetalls und zumindest eine Schicht des Donormaterials abwechselnd aufgebracht werden, wobei mit einer Schicht des Edelmetalls begonnen wird.
7. Verfahren nach einem der Ansprüche 2 bis 6,
dadurch gekennzeichnet, daß
die Dicke der Donormaterials so gewählt ist, daß bei der Wärmebehandlung das Donormaterial im wesentlichen vollständig in die Edelmetall diffundiert.
8. Verfahren zur Herstellung einer strukturierten Schicht mit den folgenden Schritten:
 - a) ein vorstrukturiertes Substrat wird bereitgestellt;
 - b) ein Edelmetall und ein Zusatz, der kein Edelmetall ist, werden gleichzeitig mit einem PVD-Verfahren auf das vorstrukturierte Substrat aufgebracht; so daß eine Legierungsschicht entsteht; und
 - c) die Legierungsschicht wird chemisch-mechanisch poliert.
9. Verfahren nach einem der vorherstehenden Ansprüche, **dadurch gekennzeichnet**, daß das Edelmetall ein Element aus der Gruppe 8b des Periodensystems und/oder Au ist.
10. Verfahren nach Anspruch 9,
dadurch gekennzeichnet, daß
das Edelmetall aus der Gruppe 8b des Periodensystems Pt und/oder Ir ist.
11. Verfahren nach einem der vorherstehenden Ansprüche,
dadurch gekennzeichnet, daß
der Zusatz Ti, TiO_x , Ta, W, Bi, Ir, IrO_x , Ru und/oder

Pd ist.

12. Verfahren nach einem der vorherstehenden Ansprüche,
dadurch gekennzeichnet, daß
das Donormaterial Ti, TiO_x , TiN, Ta, TaN, W, WN, Bi, BiO_x , IrO_x , IrHfO_x , RuO_x und/oder PdO_x ist.
13. Verfahren nach einem der vorherstehenden Ansprüche,
dadurch gekennzeichnet, daß
die sich ergebende Schicht zwischen etwa 5 und etwa 30 Atom-% des Donorstoffs enthält.
14. Verfahren nach einem der vorherstehenden Ansprüche,
dadurch gekennzeichnet, daß
für das chemisch-mechanische Polieren eine Slurry verwendet wird, die Wasser, abrasive Partikel und zumindest ein Oxidationsmittel enthält.
15. Verfahren nach Anspruch 13,
dadurch gekennzeichnet, daß
als abrasiven Partikel Al_2O_3 -Partikel oder SiO_2 -Partikel verwendet werden.
16. Verfahren nach Anspruch 13 oder 14,
dadurch gekennzeichnet, daß
als abrasiven Partikel eine Größe von etwa 50 bis 300 nm aufweisen.
17. Verfahren nach einem der Ansprüche 13 bis 15,
dadurch gekennzeichnet, daß
als Oxidationsmittel H_2O_2 verwendet wird.
18. Verfahren nach einem der Ansprüche 13 bis 16,
dadurch gekennzeichnet, daß
die Slurry zumindest einen Stabilisator, vorzugsweise Polyacrylsäure, aufweist.

FIG 1

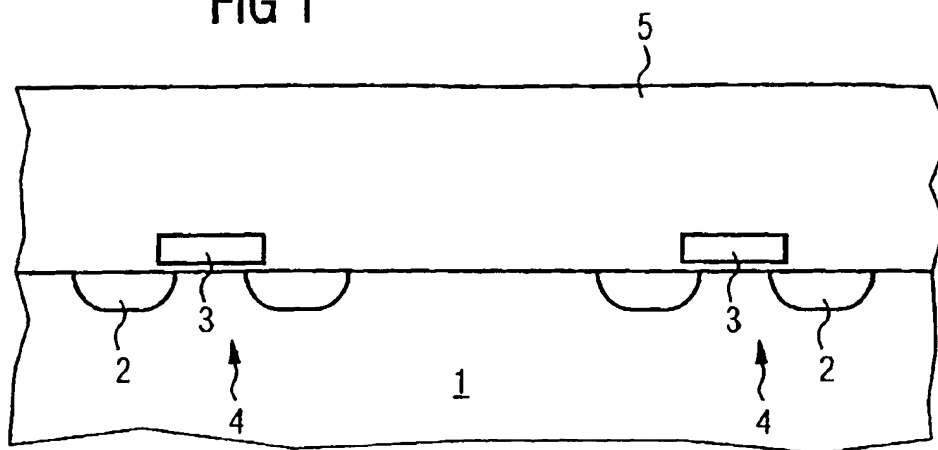


FIG 2

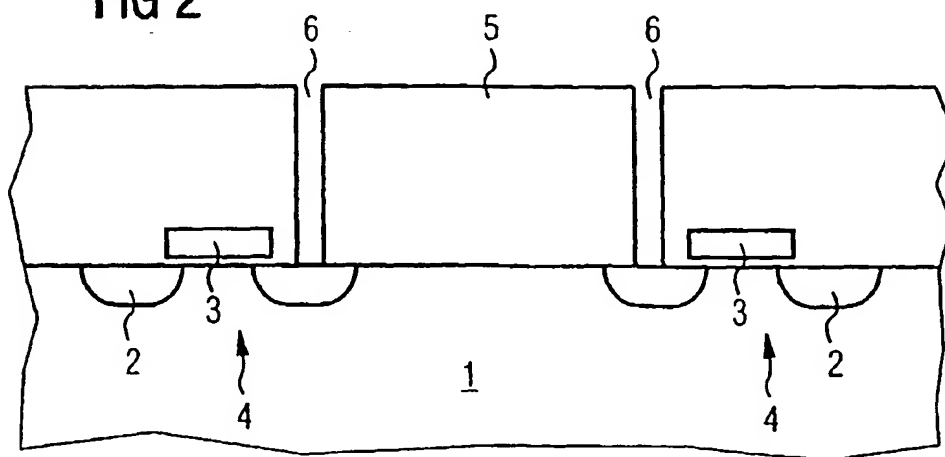


FIG 3

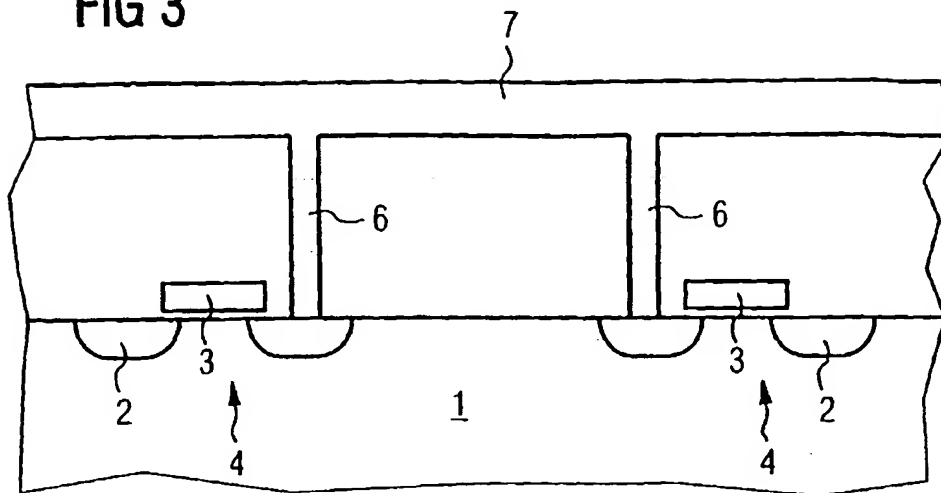


FIG 4

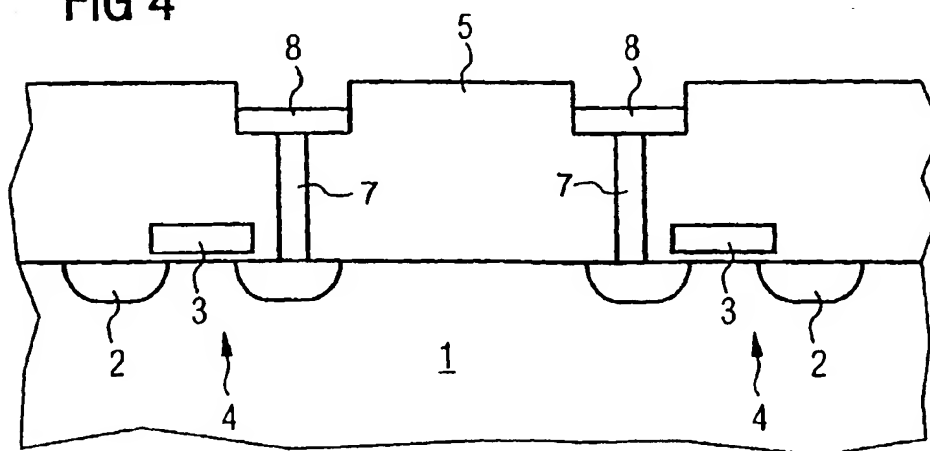


FIG 5

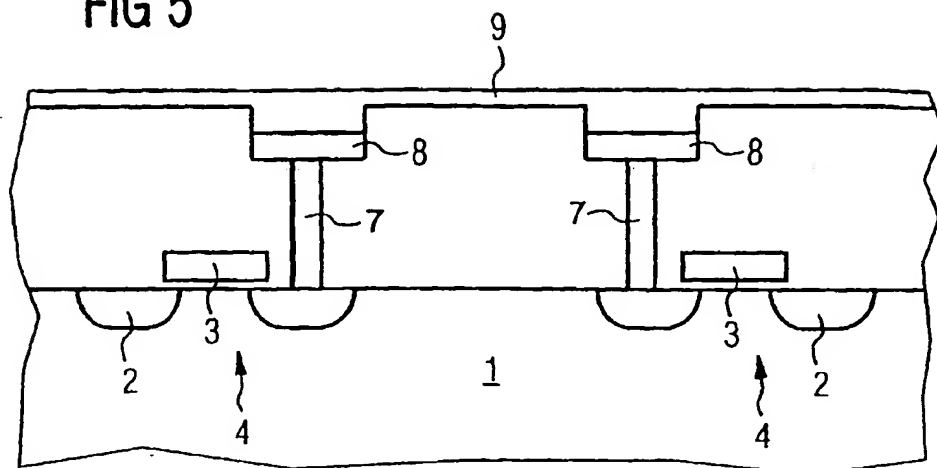


FIG 6

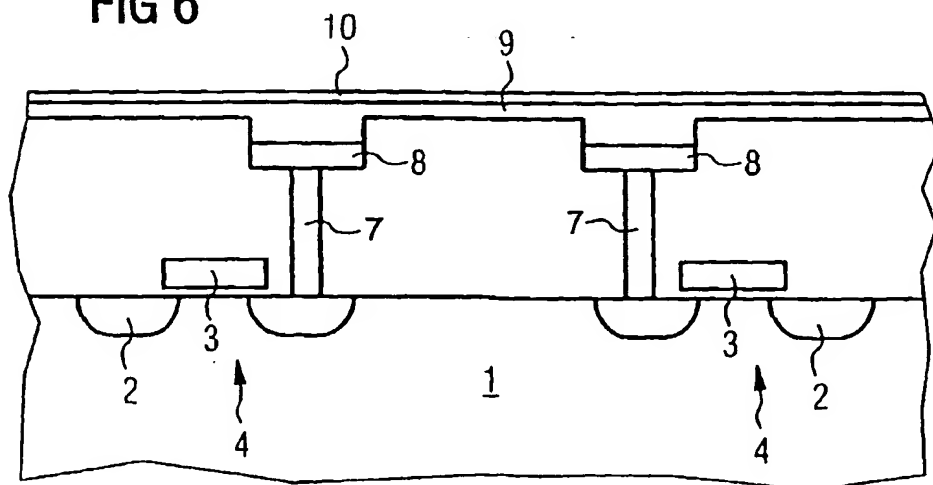


FIG 7

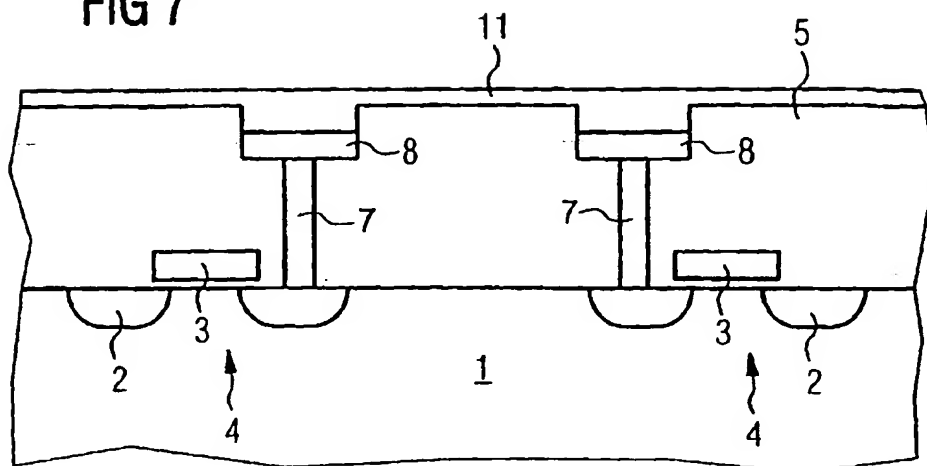


FIG 8

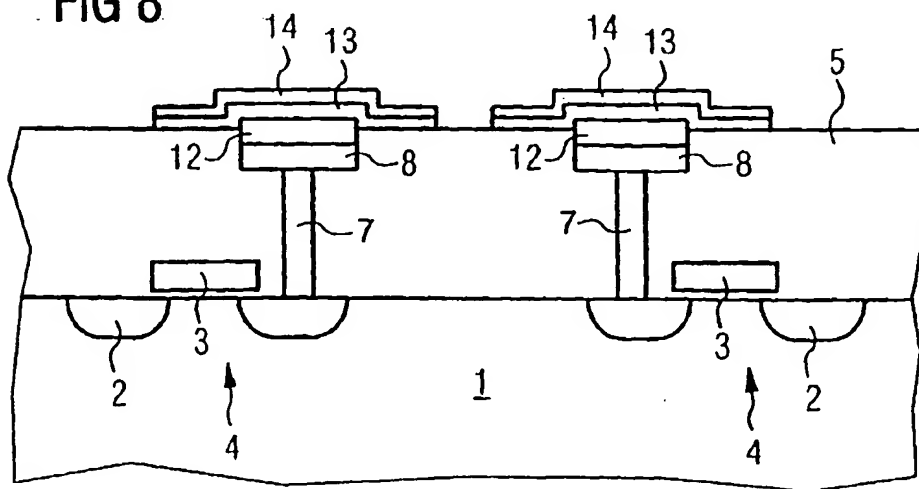


FIG 9

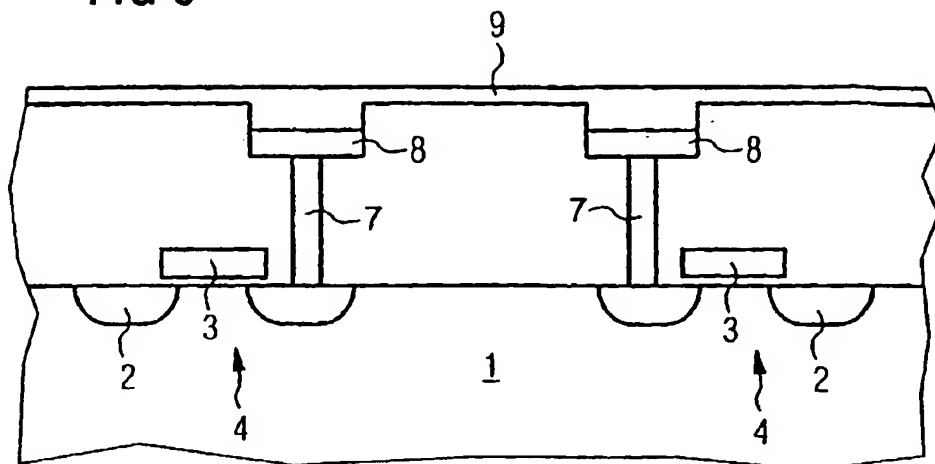


FIG 10

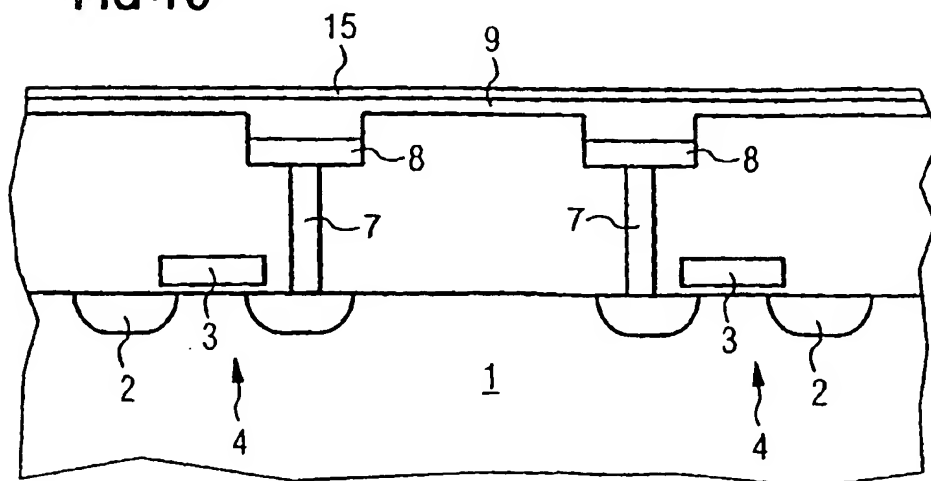


FIG 11

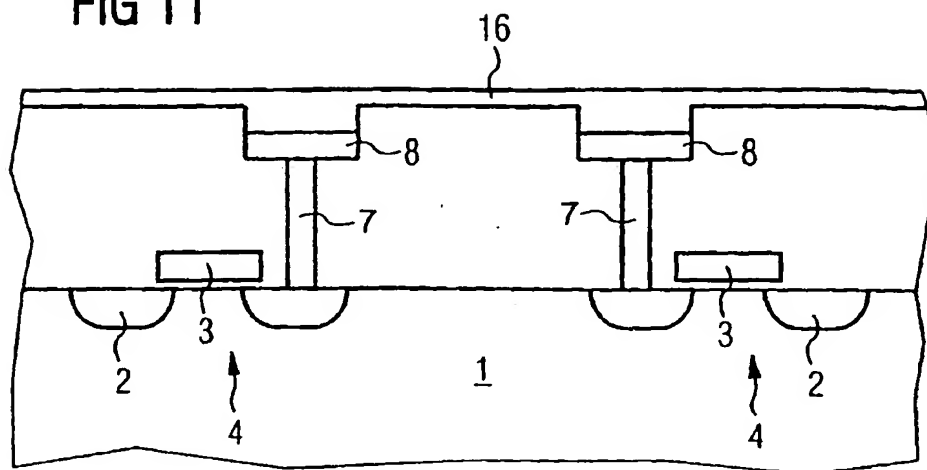


FIG 12

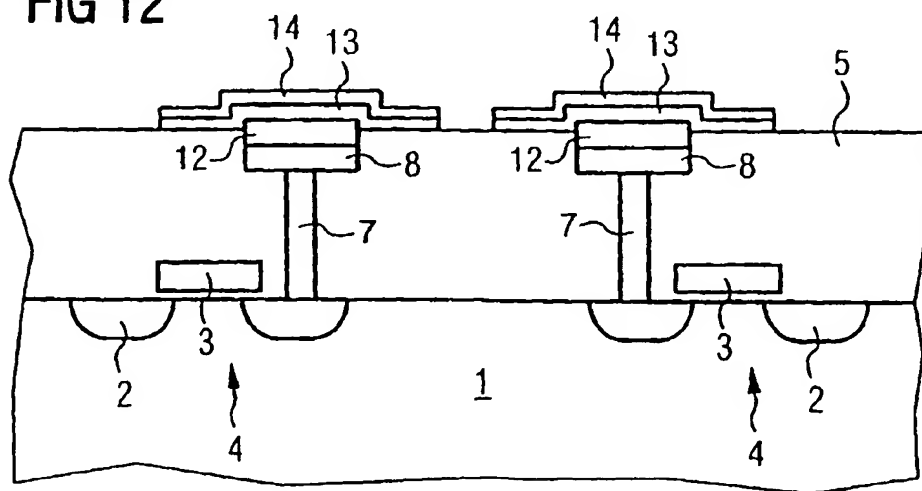


FIG 13

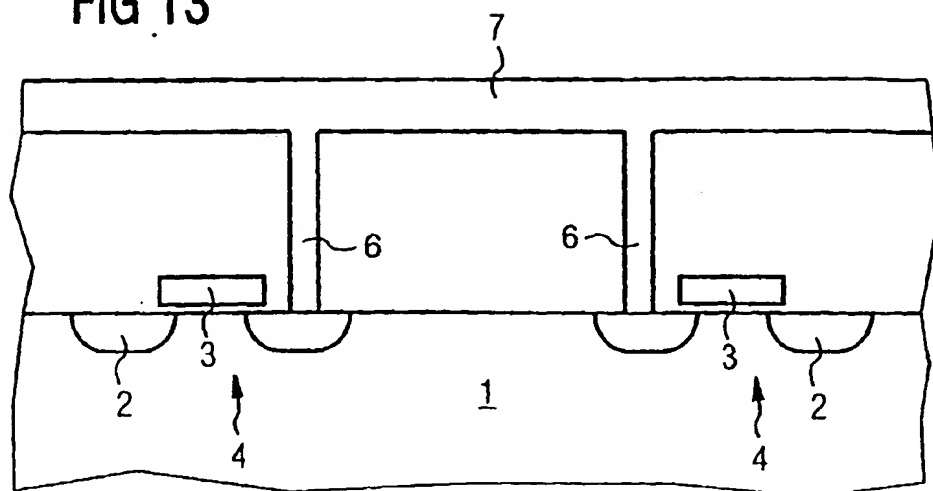


FIG 14

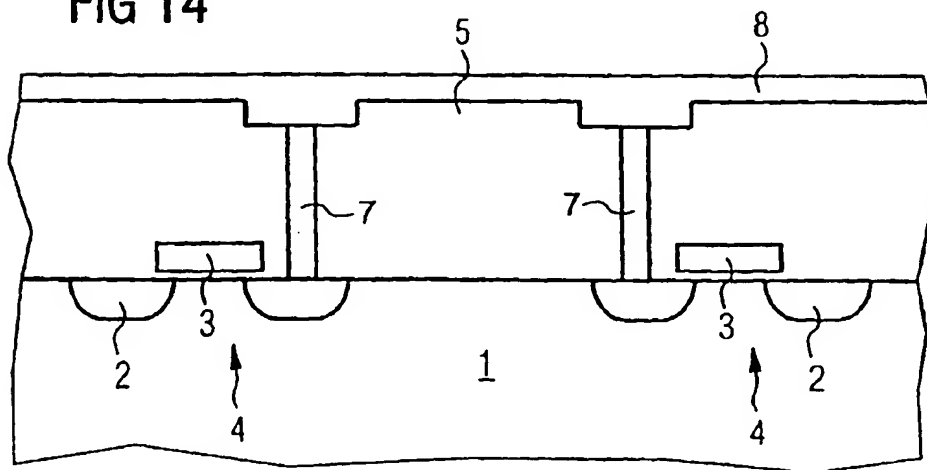


FIG 15

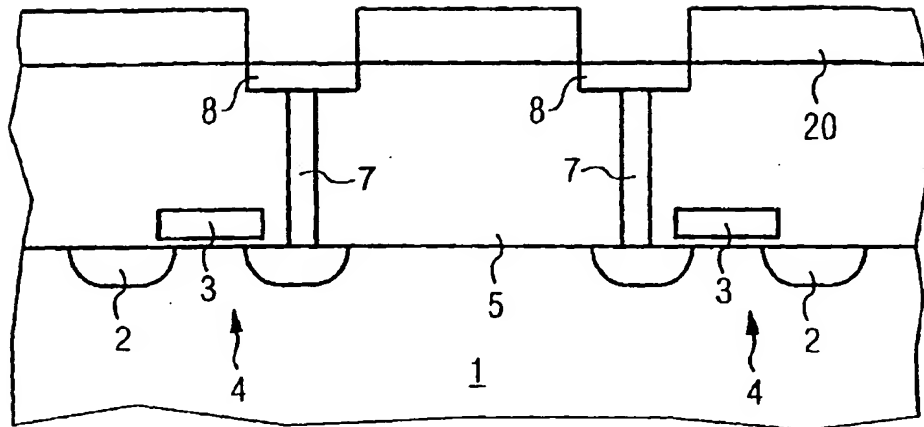


FIG 16

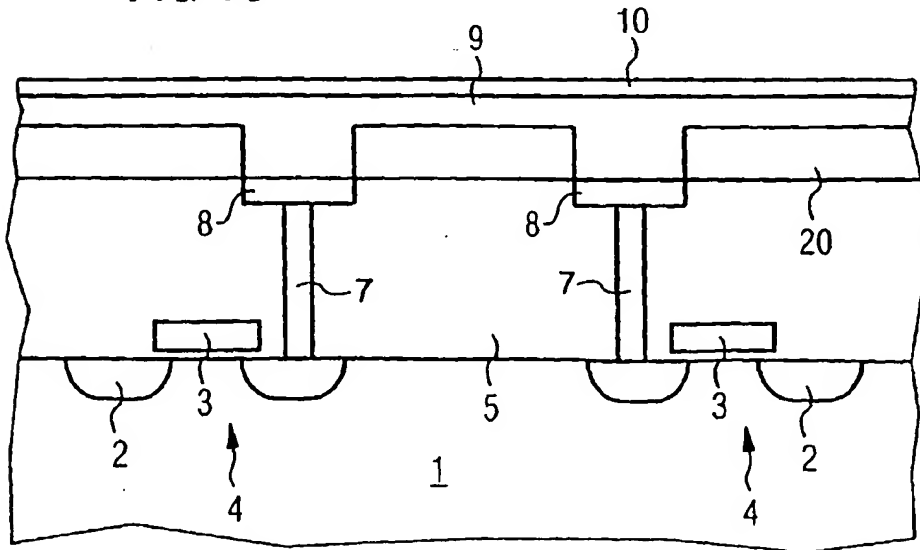


FIG 17

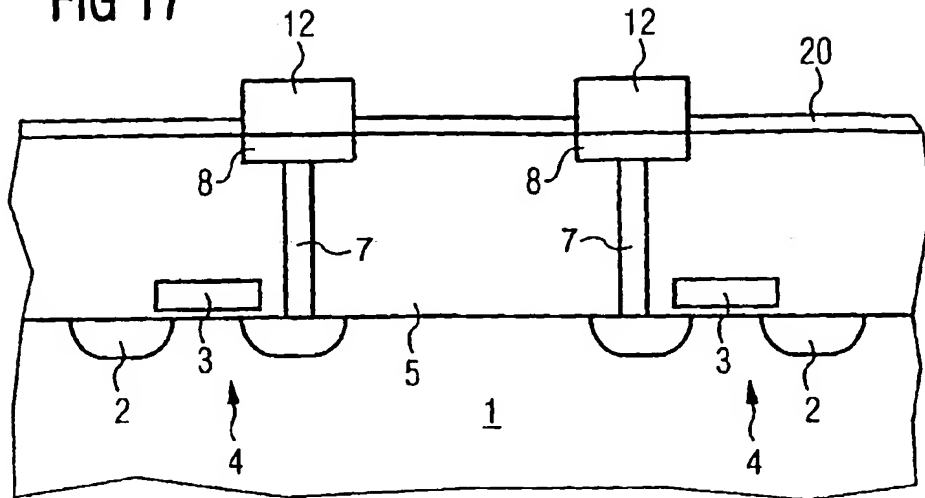


FIG 18

